

# SPPRR: Mini-Workshop

Technische Universität Berlin, 19. November 2004

Fakultät IV

Institut für Technische Informatik und Mikroelektronik

Fachgebiet Prozessdatenverarbeitung und Robotik

Professor Dr.-Ing. Dr. h.c. Günter Hommel

## Programm

- 9h00 - 9h15 Begrüßung durch Prof. Günter Hommel
- 9h15 - 10h15 Vorträge
- Daniel Lüdtkke, TU Berlin:  
Modellierung, Generierung und Leistungsbewertung von rekonfigurierbaren Kommunikationsnetzen
- Mateusz Majer, Uni Erlangen:  
Rekonfigurierbare Kommunikationsinfrastrukturen auf dem Chip
- 10h15 - 10h30 Kaffeepause
- 10h30 - 12h00 Vorträge
- Jürgen Foag, Uni Lübeck:  
Dynamisch rekonfigurierbarer Coprozessor für Netzwerkprozessoren
- Michael Hübner, Uni Karlsruhe:  
Integration adaptiver Laufzeitsysteme und Netzwerkstrukturen für dynamisch rekonfigurierbare Hardware
- Alexander Thomas, Uni Karlsruhe:  
Multigranulare rekonfigurierbare Hardwarearchitektur mit adaptivem Routing zur Laufzeit
- 12h00 - 13h30 Mittagessen
- 13h30 - 14h00 Institutsführung
- ab 14h00 Diskussionen in kleinen Gruppen bzgl. der weiteren Zusammenarbeit und der Verzahnung der Anträge für die zweite Projektphase